
ЭЛЕМЕНТНАЯ БАЗА ОПТИКО-ЭЛЕКТРОННЫХ УСТРОЙСТВ И СИСТЕМ

УДК 621:658.011.56

В. С. ТИТОВ, М. В. БОБЫРЬ, Н. А. МИЛОСТНАЯ, А. Л. БЕЛОМЕСТНАЯ

МЕТОД КОРРЕКЦИИ ДРЕЙФА НУЛЯ ОПЕРАЦИОННЫХ УСИЛИТЕЛЕЙ

Рассматривается оптико-электронная система, использующая операционные усилители для сравнения медленно изменяющихся сигналов, поступающих от датчиков. Описаны методы коррекции дрейфа нуля в существующих схемах. Предложен метод, позволяющий в режиме реального времени компенсировать напряжение смещения выходного сигнала.

Ключевые слова: операционный усилитель, дрейф нуля, коррекция нуля, оптико-электронная система.

В управляющих схемах различного оборудования для усиления медленно изменяющихся сигналов наиболее часто применяется схема неинвертирующего усилителя. При этом если интегральная схема построена на биполярных транзисторах, то напряжение смещения нуля достигает 15 мВ, если на полевых, — то до 30 мВ, кроме того, в выходном сигнале операционного усилителя (ОУ) присутствует аддитивная погрешность, обусловленная некоторой разбалансировкой во входном каскаде. Схемотехническое решение указанной проблемы позволяет устранить как временной, так и температурный дрейфы выходного сигнала.

Сбор и обработка информации, поступающей от датчиков, — одна из наиболее важных функций оптико-электронной системы. При этом для обработки и анализа аналоговых сигналов практически во всех схемах используются ОУ, недостатком которых является дрейф уровня выходного напряжения или тока. К физическим причинам, вызывающим дрейф нуля, относятся такие факторы, как старение (нестабильность) источников питания и различных элементов схем, например транзисторов, низкочастотные шумы и помехи. Наиболее распространенный метод коррекции — использование глубоких отрицательных обратных связей и термокомпенсирующих элементов.

В традиционных методах коррекции дрейфа нуля используется периодическая коррекция начального уровня выходного сигнала путем формирования напряжения коррекции $U_{\text{кор}}$ и последующего вычитания этого напряжения из входного напряжения усилителя за счет цепи обратной связи [1]. При этом для полной компенсации напряжения смещения ОУ необходимо, чтобы напряжение коррекции

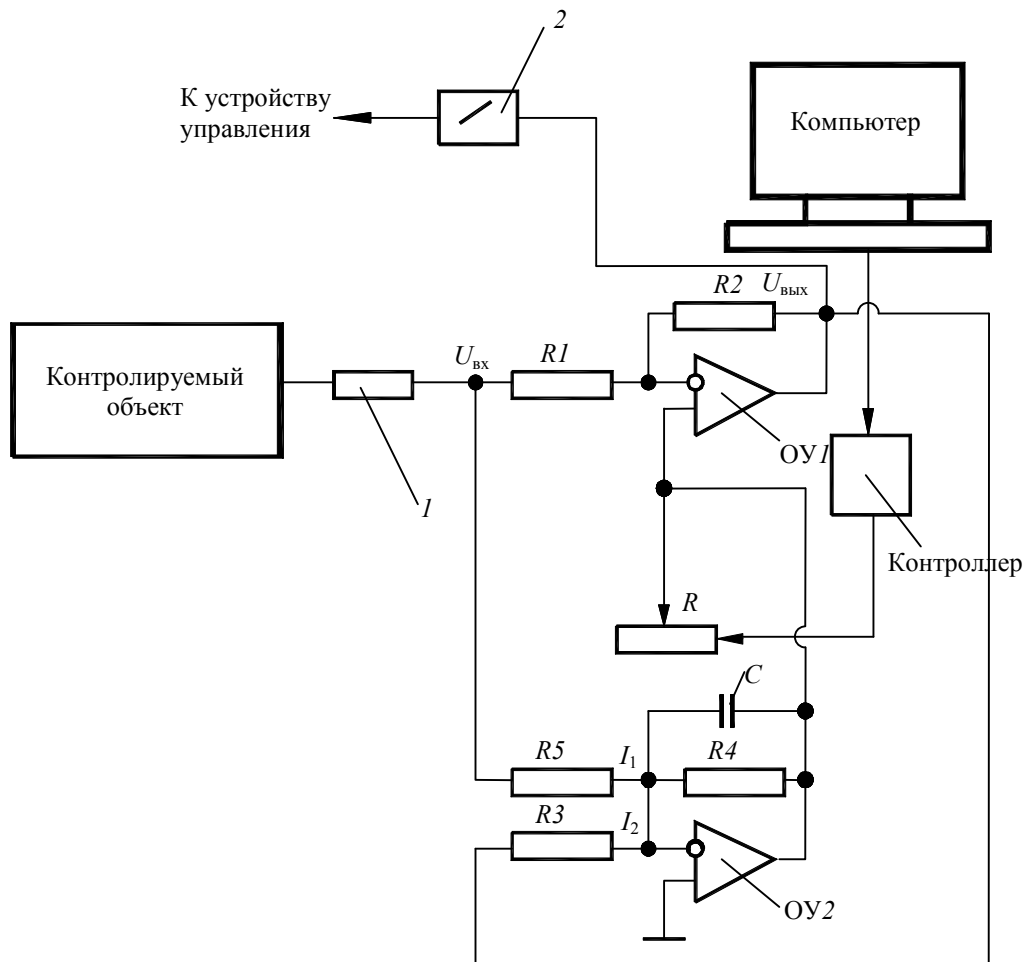
$$U_{\text{кор}} = \frac{K_u}{K_u - 1} U_{\text{см}},$$

где K_u — коэффициент усиления ОУ; $U_{\text{см}}$ — напряжение смещения ОУ.

Недостаток данного решения заключается в том, что для хранения значения напряжения коррекции используется „запоминающий“ конденсатор, заряд которого изменяется под действием тока утечки и входного тока ОУ. Поэтому приходится период повторения импульсов

устанавливать исходя из допустимой аддитивной погрешности, обусловленной неточностью хранения запомненного напряжения. При этом цепь коррекции содержит ключи, которые также влияют на остаточную погрешность. Если ключ выполнен на МОП-транзисторах, то погрешность цепи коррекции составляет 100 мкВ с учетом того, что паразитная емкость (емкость между затвором и каналом) МОП-транзистора порядка 10 пФ, емкость запоминающего конденсатора 1 мкФ, а изменение уровня запирающего импульса на затворе транзистора составляет 10 В. Применение микросхем выборки-хранения вместо конденсатора не позволяет устранить в полной мере указанные недостатки схемы компенсации дрейфа нуля на выходе ОУ.

Структурная схема опто-электронной системы, позволяющей в режиме реального времени компенсировать дрейф нуля ОУ, приведена на рисунке [2, 3]. Данная система работает следующим образом. Импульсы напряжения $U_{вх}$ от оптического датчика I поступают на первый операционный усилитель ОУ₁, где полученный сигнал сравнивается с эталонным значением напряжения, заданным на резисторе R . Однако если не ограничить большое петлевое усиление операционного усилителя ОУ₂, то появится дрейф нуля и произойдет непроизвольное включение коммутатора 2.



Разработанная опто-электронная система может использоваться для широкого спектра систем управления различными объектами. Например, оптический датчик I контролирует размер обрабатываемой детали, и если ее параметры превышают заданное поле допуска, то с помощью коммутатора 2 можно включить в работу исполнительные механизмы в целях пространственного изменения положения шпинделей.

Для коррекции дрейфа нуля предлагается использовать обратный преобразователь, выполненный на резисторе R_3 , и преобразующий выходное напряжение $U_{\text{вых}}$ с ОУ₁ в ток $I_2 = U_{\text{вых}}/R_3$. Входное напряжение $U_{\text{вх}}$ преобразуется в ток $I_1 = U_{\text{вх}}/R_5$ на резисторе R_5 [4].

Разность токов $\Delta I = I_1 - I_2$ преобразуется в сигнал выходного напряжения ОУ₂. Иными словами, резисторы R_3 и R_5 выполняют функцию сравнения входного напряжения $U_{\text{вх}}$ и выходного напряжения $U_{\text{вых}}$ обратного преобразователя, а ОУ₂ и резистор R_4 выполняют функцию усилителя сигнала, пропорционального погрешности преобразования. При этом коэффициент усиления ОУ₁ равен

$$K_1 = R_2/R_1.$$

Для предотвращения режима самовозбуждения необходимо, чтобы $I_1 = I_2$. В противном случае, если $U_{\text{вых}} \neq 0$, данное равенство выполняться не будет, следовательно, ОУ₁ перейдет в режим самовозбуждения. Для исключения этой ситуации выходное напряжение ОУ₂ должно быть равным нулю. Поэтому резисторы R_3 и R_5 следует выбирать исходя из соотношения

$$I_1 + I_2 = \frac{U_{\text{вх}}}{R_5} + \frac{U_{\text{вых}}}{R_3} = 0. \quad (1)$$

Выходное напряжение $U_{\text{вых}} = K_1 U_{\text{вх}}$, тогда уравнение (1) примет вид

$$\frac{U_{\text{вх}}}{R_5} = \frac{K_1 U_{\text{вх}}}{R_3}. \quad (2)$$

Подставим значение коэффициента K_1 в выражение (2):

$$\frac{U_{\text{вх}}}{R_5} = \frac{R_1/R_2 U_{\text{вх}}}{R_3},$$

откуда

$$R_3 = \frac{R_2 R_5}{R_1}. \quad (3)$$

Условие (3) необходимо выполнить для устранения режима самовозбуждения ОУ₁.

Таким образом, если первый операционный усилитель ОУ₁ переходит в режим самовозбуждения, то второй операционный усилитель ОУ₂ вырабатывает сигнал обратной связи, пропорциональный погрешности усиления ОУ₁ (см. рисунок). При этом коэффициент усиления ОУ₂ рассчитывается как $K_2 = R_4/R_3$.

Для использования второго операционного усилителя в диапазоне низких частот конденсатор C подключается параллельно резистору R_4 .

Рассмотренный в статье пример показывает, что цепь обратной связи, сигнал которой пропорционален погрешности преобразования, позволяет исключить режим самовозбуждения ОУ, т.е. дрейф нуля, и улучшить в целом характеристики опто-электронной системы.

Как показали результаты исследований, разработанный метод коррекции дрейфа нуля операционных усилителей в опто-электронных системах характеризуется малыми значениями временного и температурного дрейфа выходного сигнала. Предложенный метод может быть применен к различным системам управления широкого назначения, использующим для сравнения медленно изменяющихся сигналов операционные усилители.

Работа выполнена при поддержке гранта Президента РФ, № МК-470.2009.8.

СПИСОК ЛИТЕРАТУРЫ

1. Nolan E. Demystifying auto-zero amplifiers // Analog Dialogue. 2000. N 34-1. Part 1 & 2.
2. Пат. 2379169 РФ. Кл. В 23Q15/00. Способ и устройство управления точностью обработки деталей / В. С. Титов, М. В. Бобырь, Е. С. Яхонтова // Изобретения. 2010. № 2.

3. Титов В. С., Бобырь М. В., Милостная Н. А. АСУ прогнозированием точности обработки деталей // Автоматизация в промышленности. 2008. № 4. С. 3—4.
4. Пат. 2371295 РФ. Кл. В23Q11/02. Устройство обработки деталей на оборудовании с ЧПУ / В. С. Титов, М. В. Бобырь, Н. А. Милостная // Изобретения. 2009. № 30.

Сведения об авторах

- Виталий Семенович Титов** — д-р техн. наук, профессор; Курский государственный технический университет, кафедра вычислительной техники;
E-mail: titov-kstu@rambler.ru
- Максим Владимирович Бобырь** — канд. техн. наук, доцент; Курский государственный технический университет, кафедра вычислительной техники;
E-mail: fregat_mn@rambler.ru
- Наталья Анатольевна Милостная** — канд. техн. наук; Курский государственный технический университет, кафедра вычислительной техники;
E-mail: nat_mil@mail.ru
- Анна Леонидовна Беломестная** — аспирант; Курский государственный технический университет, кафедра вычислительной техники;
E-mail: sonya84anna@yandex.ru

Рекомендована кафедрой
вычислительной техники

Поступила в редакцию
14.04.10 г.